

6809_Insn_XXXXX.pdf中の表記の意味

CC5,CC3～CC0中の表記	その意味
●	変化なし
↑	0または1に変化
0	必ず0になる
1	必ず1になる
7	man6809.pdf p.D-4 の表下のNotes:の7～9をそれぞれ参照
8	
9	

動作説明中の表記	その意味	
記憶装置名	その記憶装置の内容	
M[α]	α番地のメモリの値	
:	ビットフィールドの連結(左が上位、右が下位)	
PB[4・・・0]	Post Byteの下位5ビット	
→	代入格納	
⇔	交換格納	
,	格納表記を並べるときの区切り記号	
PCH	PCの上位8ビット	
PCL	PCの下位8ビット	
関数風表記	ASL() : man6809.pdf p.A-9 p.D-3	ASR() : man6809.pdf p.A-10 p.D-3
	Compl() : man6809.pdf p.A-34 p.D-3	
	LSL() : man6809.pdf p.A-46 p.D-4	LSR() : man6809.pdf p.A-47 p.D-4
	ROL() : man6809.pdf p.A-57 p.D-4	ROR() : man6809.pdf p.A-58 p.D-4