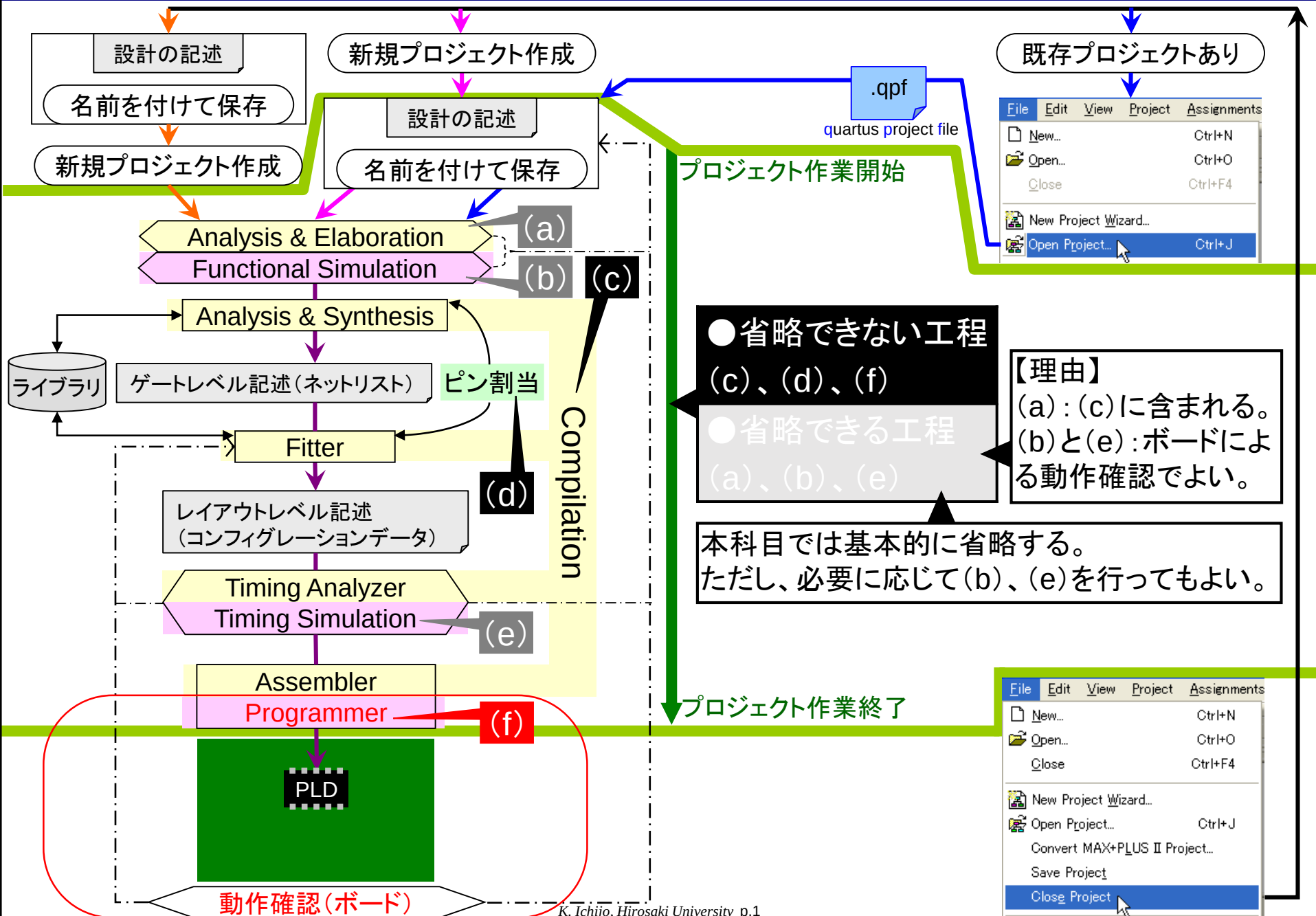
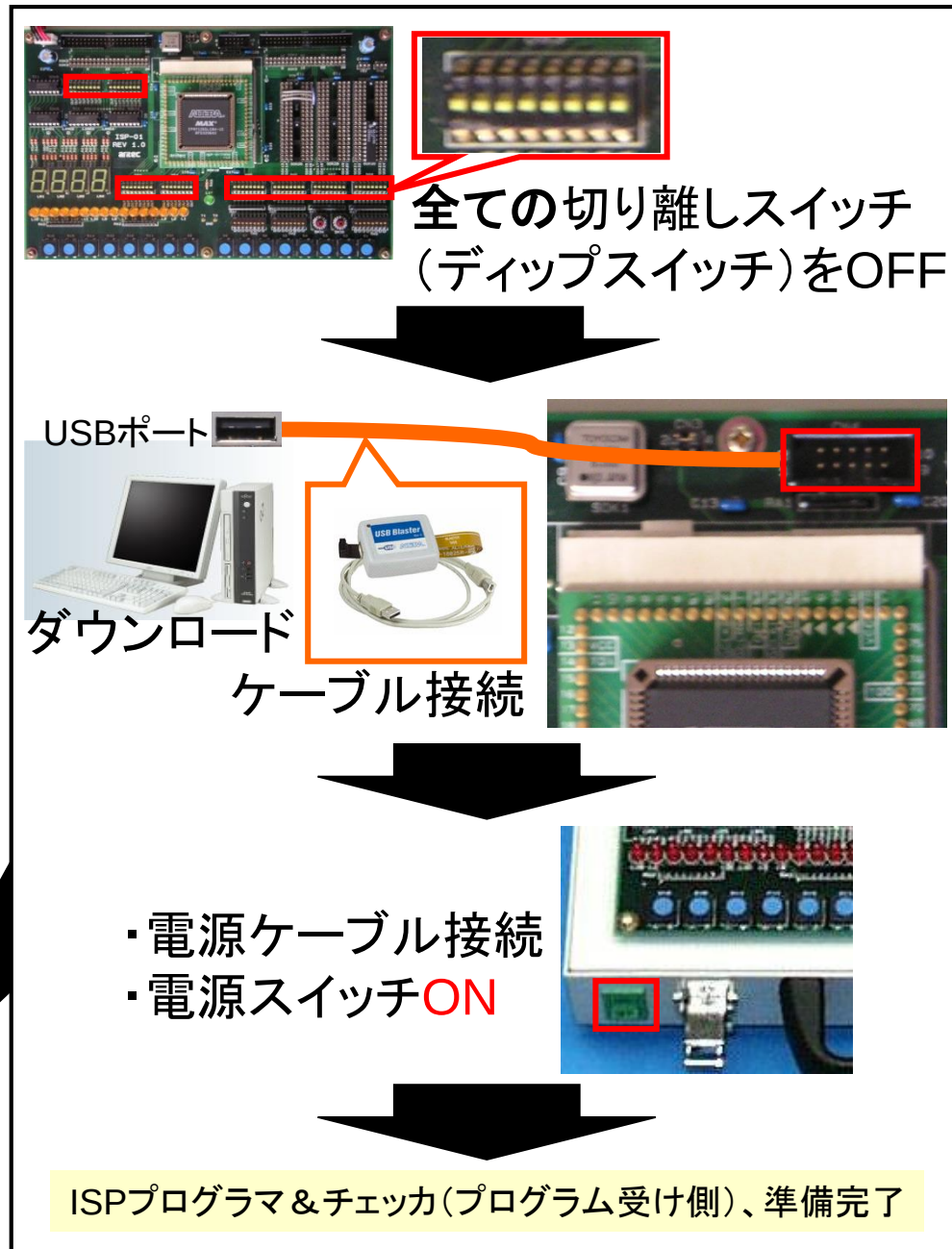
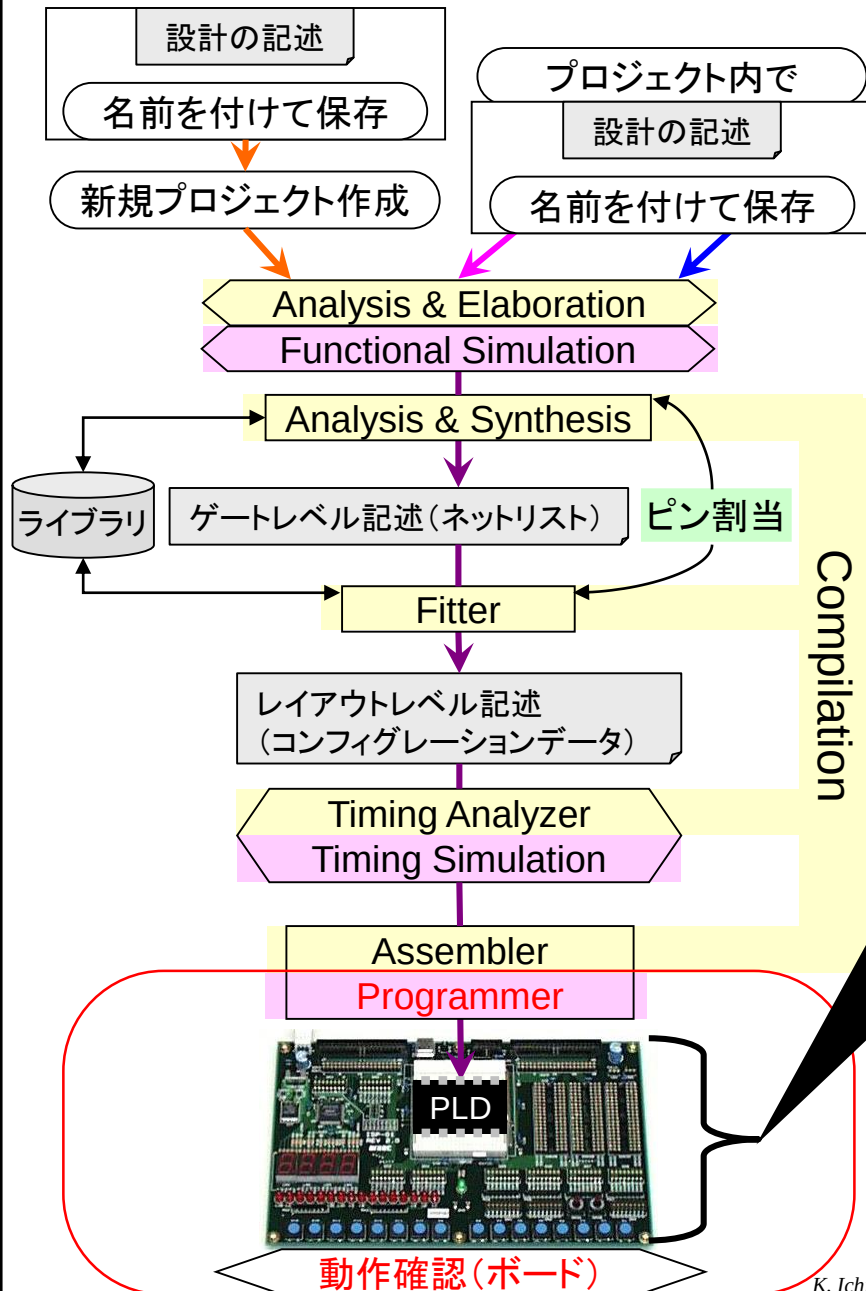


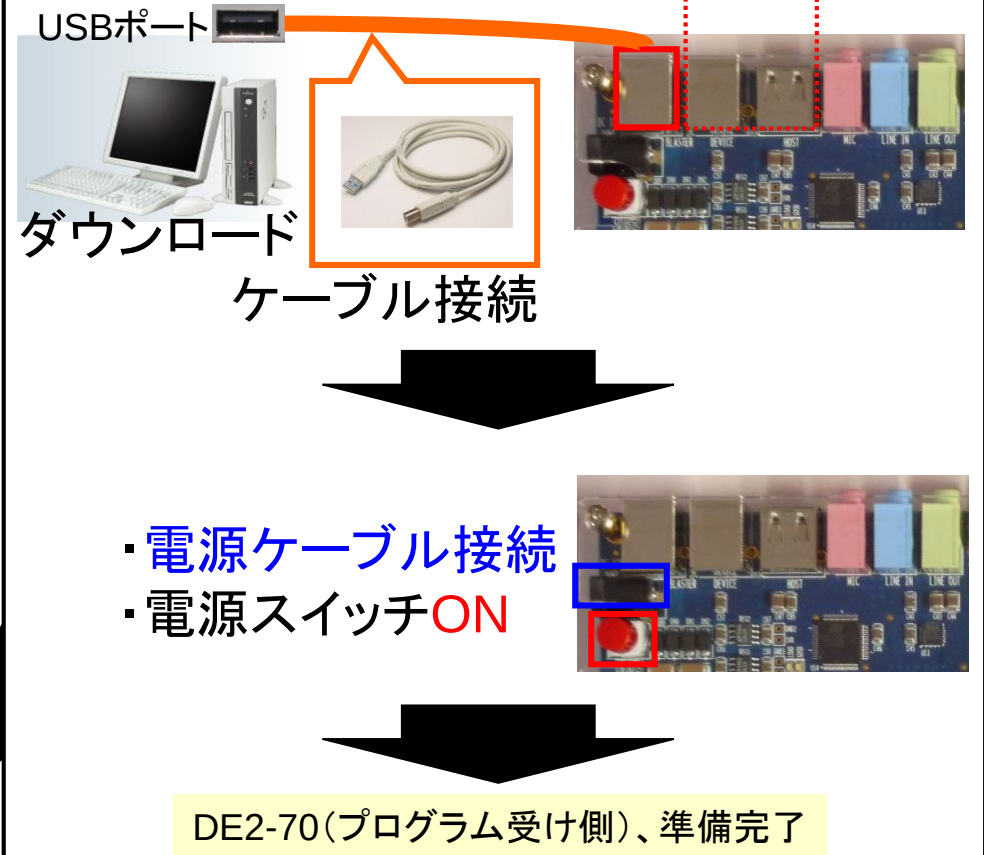
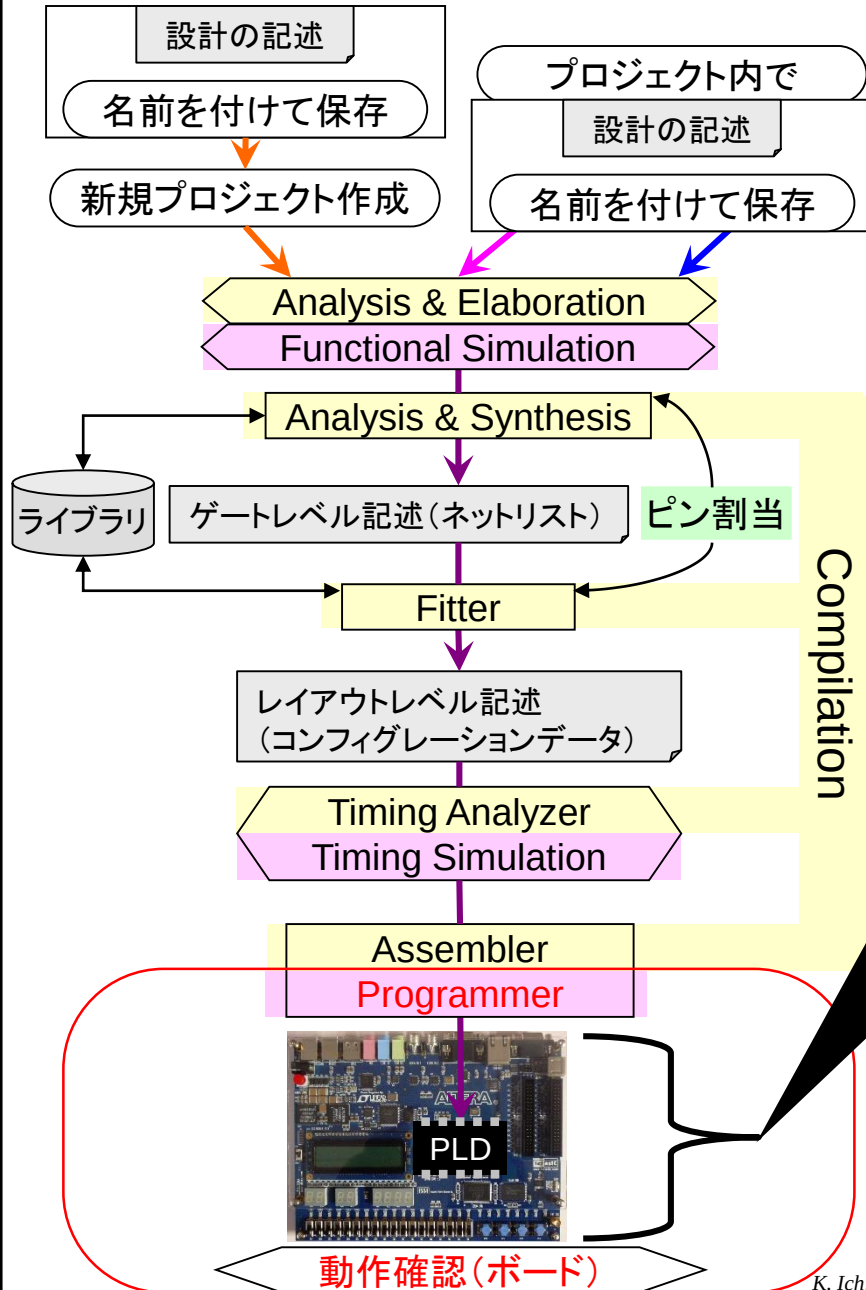
Quartus II のプロジェクトフローとプログラマ・動作確認



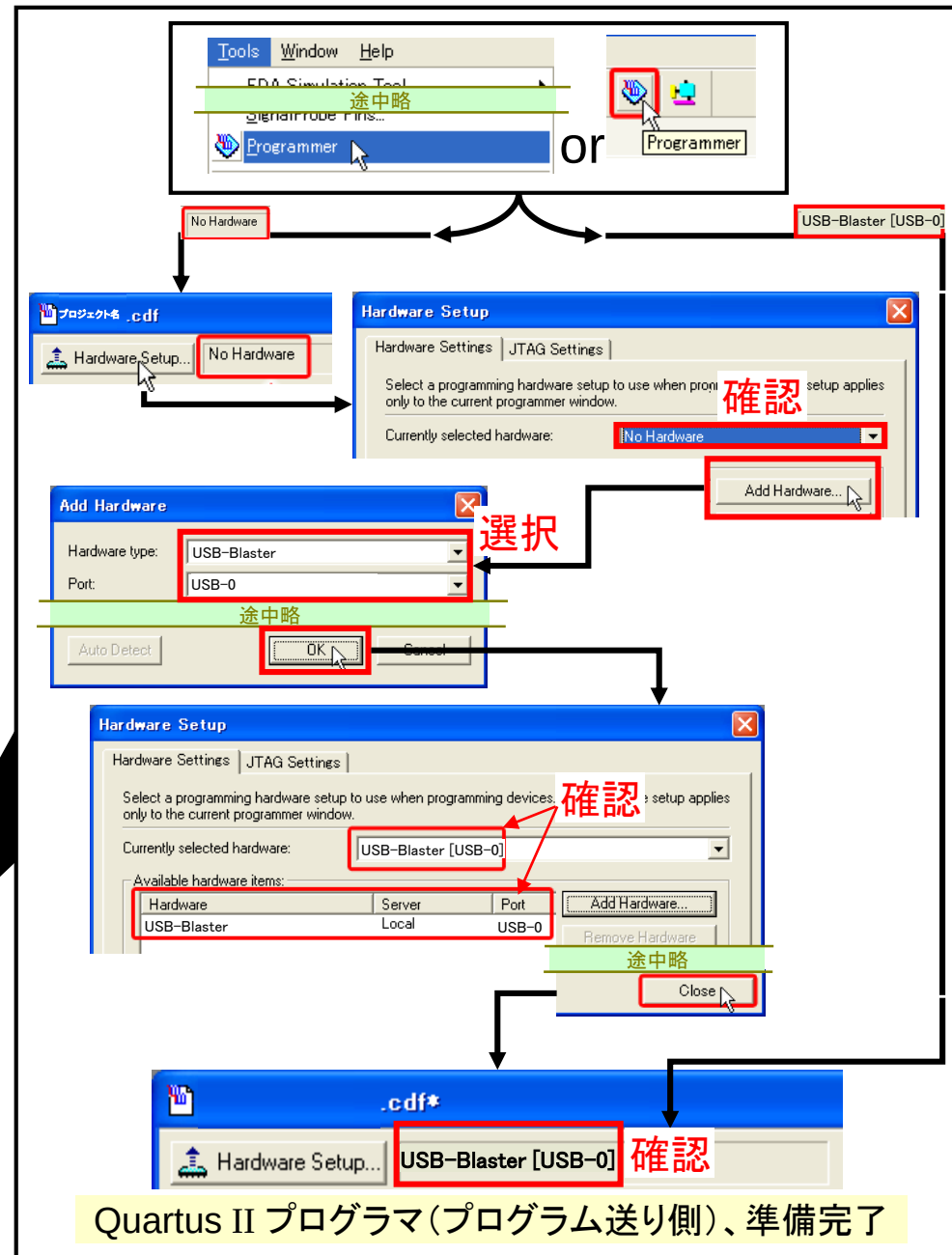
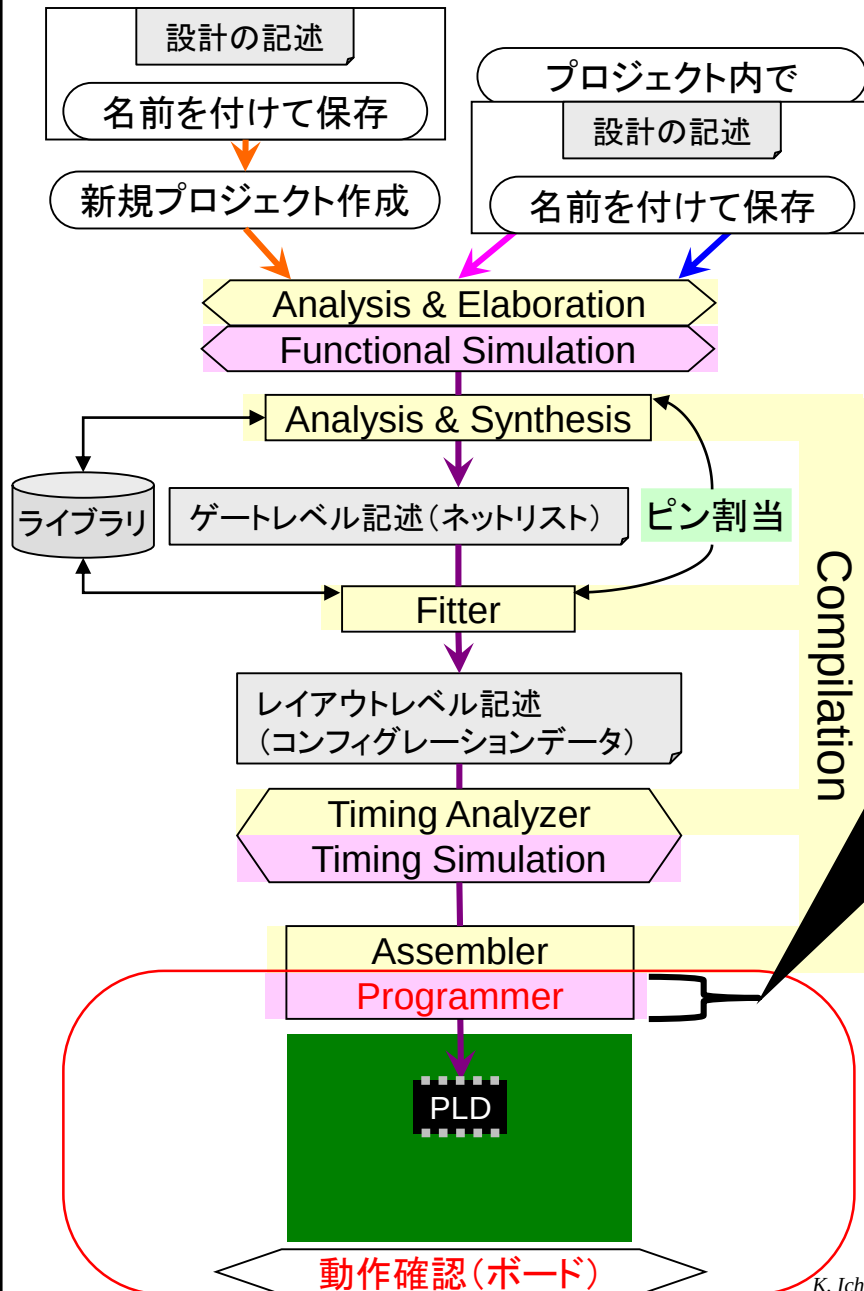
ISPプログラマ & チェッカの準備



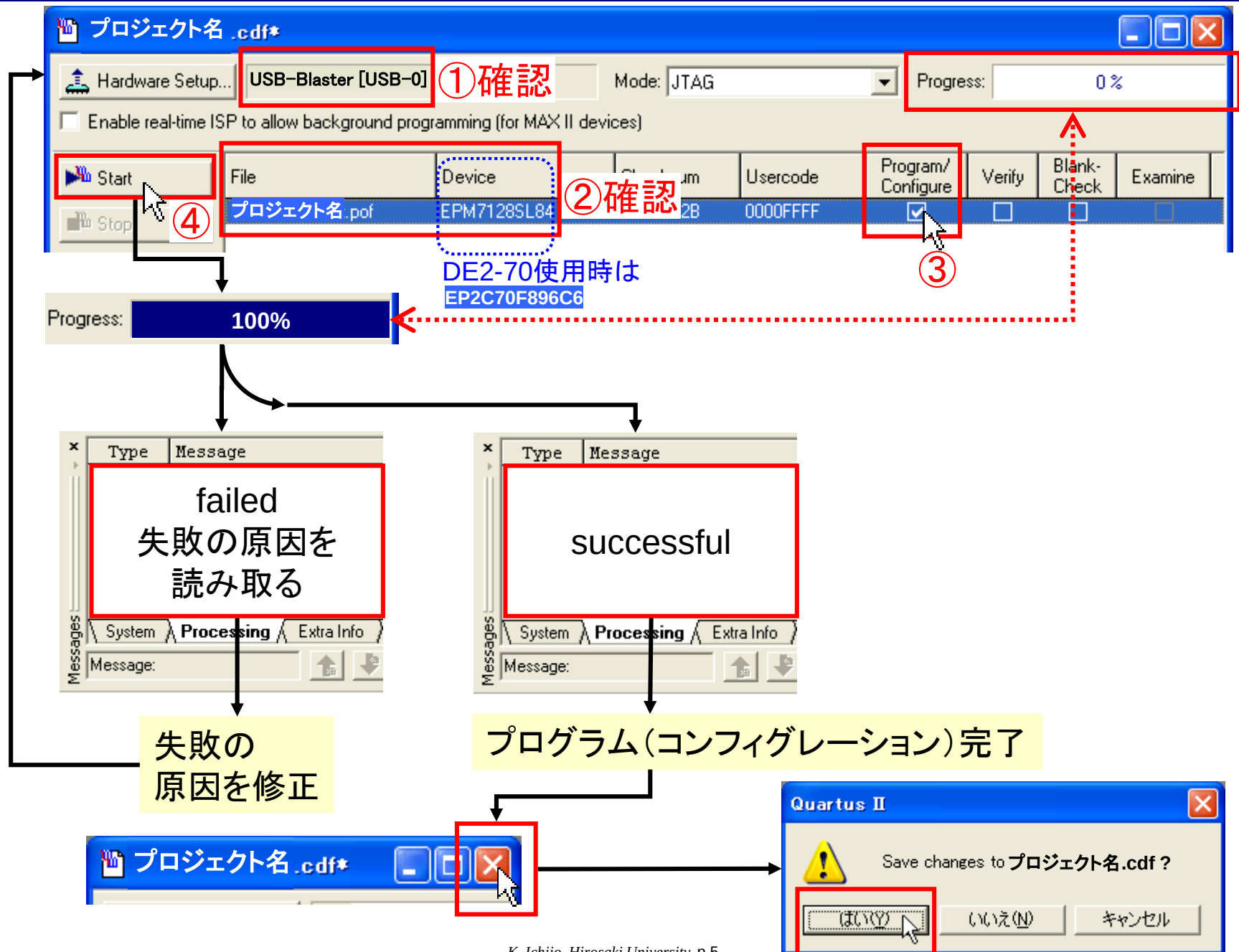
DE2-70の準備



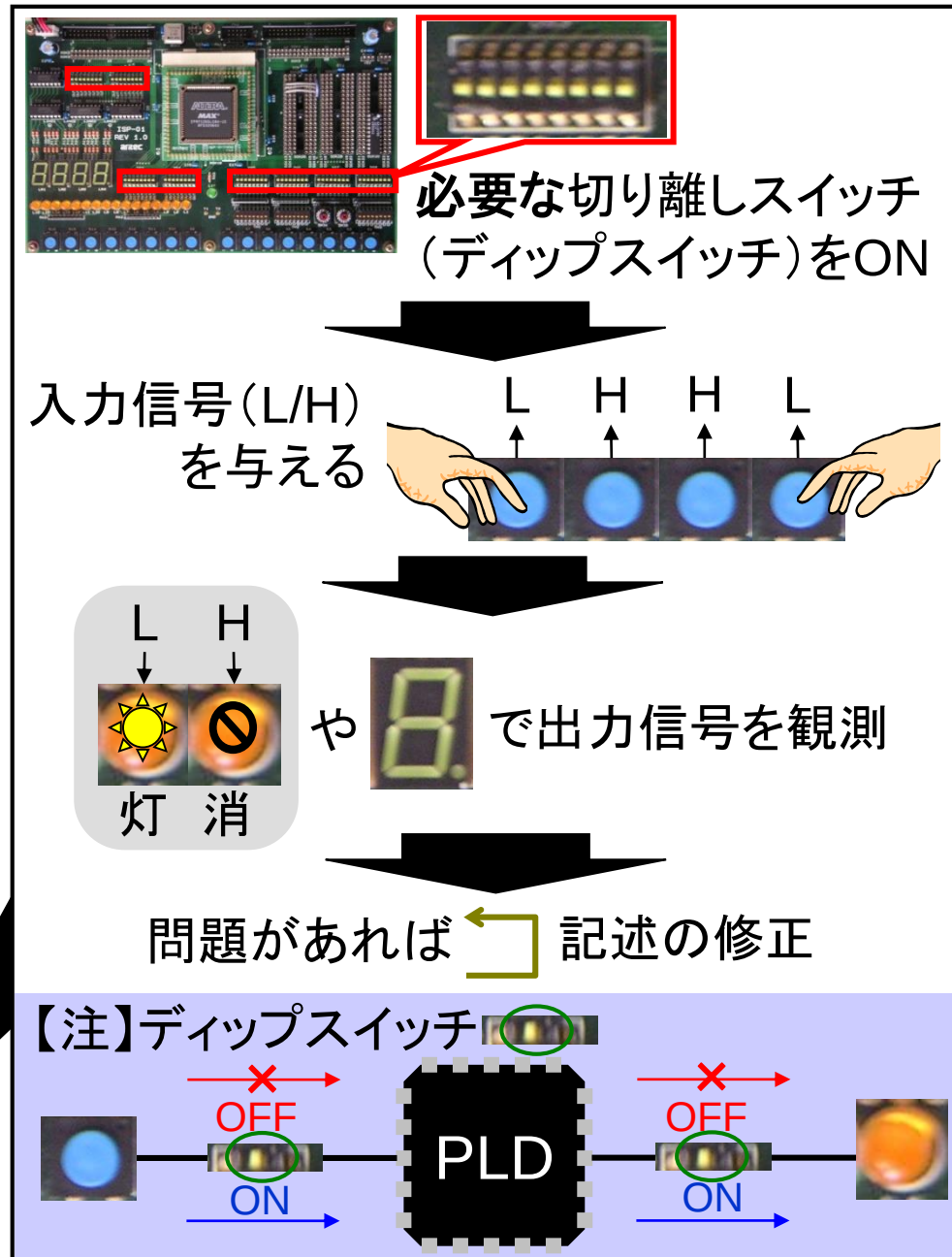
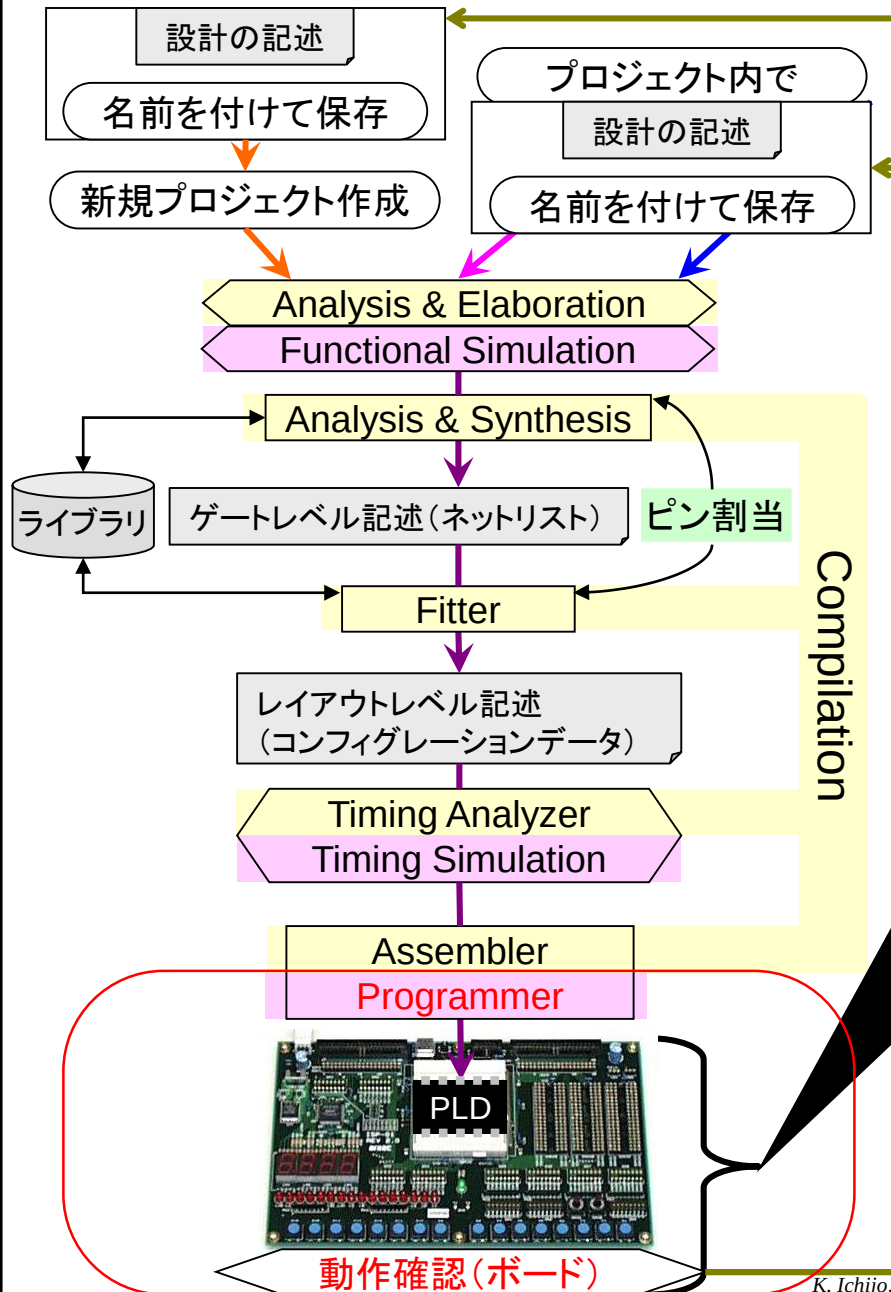
Quartus II プログラマの起動と準備



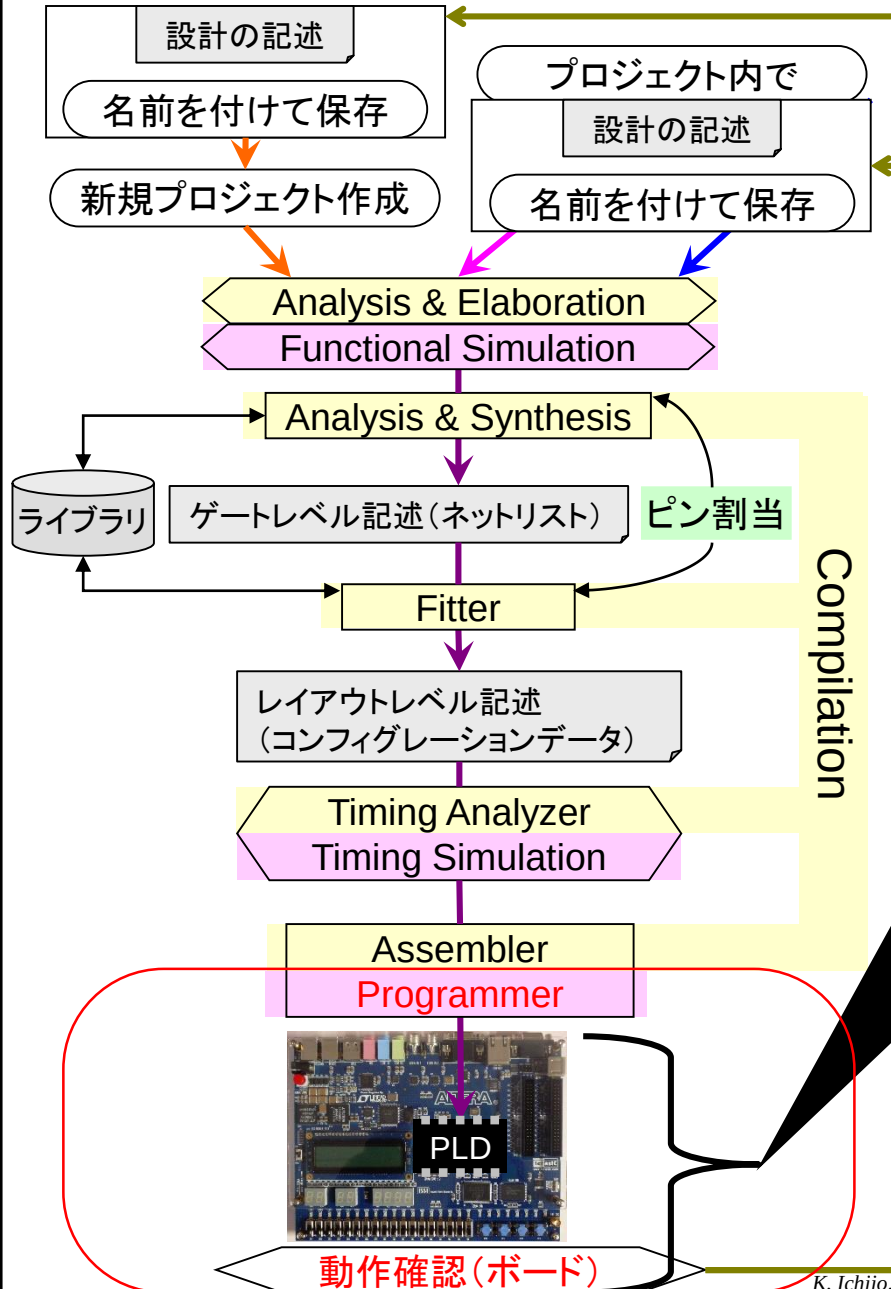
Quartus II プログラムの実行



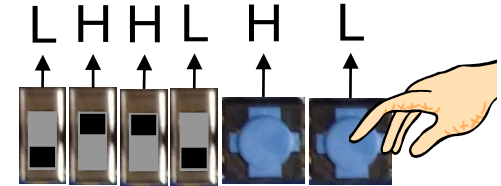
ISPプログラマ & チェッカによる動作確認作業



DE2-70による動作確認作業



入力信号(L/H)
を与える



や  で出力信号を観測

問題があれば  記述の修正