

レジスタ、カウンタ、シフトレジスタの付加機能の複数同時記述のコツ

機能のための入力ポート名の例	機能の作用とクロック信号との関係	優先順位
Axxp1	非同期	1
Axxp2	非同期	2
CEN		
Sxxp1	同期	1
Sxxp2	同期	2

設計対象と付加したい機能の内容とから自ずと決まる

※Output Control機能は除く

1つのprocess文

```

process (Axxp1, Axxp2, CLK, CEN, Sxxp1, Sxxp2)
begin
  if (Axxp1='?') then
    Axxp1に関する機能を表わす信号代入
  elsif (Axxp2='?') then
    Axxp2に関する機能を表わす信号代入
  elsif (CLK'event and CLK='1') then
    if (CEN='0') then
      if (Sxxp1='?') then
        Sxxp1に関する機能を表わす信号代入
      elsif (Sxxp2='?') then
        Sxxp2に関する機能を表わす信号代入
      else
        [レジスタ/カウンタ/シフトレジスタ]の基本機能を表わす信号代入
      end if;
    end if;
  end if;
end process;
    
```

CEの場合
論理反転